

日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 2 0 0 3 年 1 月 1 5 日
Date of Application:

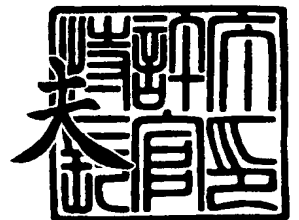
出 願 番 号 特 願 2 0 0 3 - 0 0 7 5 6 8
Application Number:
[ST. 10/C] : [J P 2 0 0 3 - 0 0 7 5 6 8]

出 願 人 株式会社半導体エネルギー研究所
Applicant(s):

2 0 0 3 年 1 2 月 2 日

特許庁長官
Commissioner,
Japan Patent Office

今 井 康



出証番号 出証特 2 0 0 3 - 3 0 9 9 5 1 0

【書類名】 特許願

【整理番号】 P006891

【提出日】 平成15年 1月15日

【あて先】 特許庁長官 殿

【発明者】

【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

【氏名】 山崎 舜平

【発明者】

【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

【氏名】 高山 徹

【発明者】

【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

【氏名】 丸山 純矢

【発明者】

【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

【氏名】 後藤 裕吾

【発明者】

【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

【氏名】 大野 由美子

【発明者】

【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

【氏名】 遠藤 秋男

【発明者】

【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

【氏名】 荒井 康行

【特許出願人】

【識別番号】 000153878

【氏名又は名称】 株式会社半導体エネルギー研究所

【代表者】 山崎 舜平

【手数料の表示】

【予納台帳番号】 002543

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 液晶表示装置

【特許請求の範囲】

【請求項 1】

第 1 のプラスチック基板と、前記第 1 のプラスチック基板上に配置された発光素子と、前記発光素子を覆っている樹脂と、前記樹脂に接した絶縁膜と、前記絶縁膜に接した半導体素子と、前記半導体素子に電氣的に接続された液晶セルと、第 2 のプラスチック基板とを有し、

前記半導体素子及び前記液晶セルは、前記第 1 のプラスチック基板と前記第 2 のプラスチック基板との間に設けられていることを特徴とする液晶表示装置。

【請求項 2】

凹部を有する第 1 のプラスチック基板と、前記第 1 のプラスチック基板の凹部に配置された発光素子と、前記発光素子を覆って前記凹部に設けられた樹脂と、前記樹脂に接した絶縁膜と、前記絶縁膜に接した半導体素子と、前記半導体素子に電氣的に接続された液晶セルと、第 2 のプラスチック基板とを有し、

前記半導体素子及び前記液晶セルは、前記第 1 のプラスチック基板と前記第 2 のプラスチック基板との間に設けられていることを特徴とする液晶表示装置。

【請求項 3】

第 1 のプラスチック基板と、前記第 1 のプラスチック基板に接した金属膜と、前記第 1 のプラスチック基板上に配置された発光素子と、前記発光素子を覆っている樹脂と、前記樹脂に接した絶縁膜と、前記絶縁膜に接した半導体素子と、前記半導体素子に電氣的に接続された液晶セルと、第 2 のプラスチック基板とを有し、

前記半導体素子及び前記液晶セルは、前記第 1 のプラスチック基板と前記第 2 のプラスチック基板との間に設けられていることを特徴とする液晶表示装置。

【請求項 4】

凹部を有する第 1 のプラスチック基板と、前記凹部に接した金属膜と、前記凹部に配置された発光素子と、前記発光素子を覆って前記凹部に設けられた樹脂と、前記樹脂に接した絶縁膜と、前記絶縁膜に接した半導体素子と、前記半導体素

子に電氣的に接続された液晶セルと、第 2 のプラスチック基板とを有し、

前記半導体素子及び前記液晶セルは、前記第 1 のプラスチック基板と前記第 2 のプラスチック基板との間に設けられていることを特徴とする液晶表示装置。

【請求項 5】

請求項 3 または請求項 5 において、前記金属膜は表面をサンドブラスト加工されていることを特徴とする液晶表示装置。

【請求項 6】

請求項 1 乃至請求項 5 のいずれか 1 項において、前記液晶セルは透過型であることを特徴とする液晶表示装置。

【請求項 7】

請求項 1 乃至請求項 6 のいずれか 1 項において、前記発光素子は発光ダイオードであることを特徴とする液晶表示装置。

【請求項 8】

請求項 7 において、前記発光ダイオードは F P C に接続されており、前記 F P C を介して電流が供給されることを特徴とする液晶表示装置。

【発明の詳細な説明】

【 0 0 0 1】

【発明の属する技術分野】

本発明は液晶表示装置に関し、特に、携帯用電子機器に搭載される透過型の液晶表示装置に関する。さらに、該液晶表示装置を用いた電子機器に関する。

【 0 0 0 2】

【従来の技術】

携帯電話や電子手帳などに代表される携帯用電子機器には、画像を表示するためのフラットパネルディスプレイの他、メールの送受信、音声認識、小型カメラによる映像の取り込みなど様々な機能が要求されている一方、小型化、軽量化に対するユーザーニーズも依然根強い。そのため、回路規模やメモリ容量のより大きい I C を、携帯用電子機器の限られた容積の中により多く搭載する必要性に迫られている。

【 0 0 0 3】

ＩＣを収容するためのスペースを確保し、なおかつ携帯用電子機器を小型化、軽量化するためには、如何にフラットパネルディスプレイを薄く、軽く作るのが重要なポイントとなる。例えば携帯用電子機器に比較的多く用いられている液晶表示装置の場合、液晶が封入されたパネルに用いられるガラス基板の厚さを抑えたり、光源や導光板等が不要にできる反射型にしたりすることで、ある程度薄型化、軽量化を図ることができる。

【0004】

しかし、パネルの機械的強度を考慮するとガラス基板をむやみやたらと薄くすることはできない。例えばバリウムホウケイ酸ガラス、アルミノホウケイ酸ガラス等を用いた場合、３インチ角のパネルの厚さはせいぜい１～２mm程度、重量１０g程度が限界である。また外光を利用するタイプの反射型の液晶表示装置は、暗所での画像の認識が難しく、場所を選ばずに使用できるという携帯用電子機器のメリットをいまいち生かしきれない。

【0005】

【発明が解決しようとする課題】

本発明は、軽量化または小型化を妨げることなく携帯用電子機器を高機能化することを課題とし、より具体的には該携帯用電子機器に搭載される液晶表示装置を、機械的強度が損なわれることなく、薄型化、軽量化することを課題とする。

【0006】

【課題を解決するための手段】

本発明の液晶表示装置は、光源として発光ダイオード（ＬＥＤ：light-emitting diode）、エレクトロルミネッセンス素子などの発光素子を用いる。そして、透光性を有する樹脂で、可撓性を有するプラスチック基板上に設けた該発光素子を覆うことで表面を平坦化して、該平坦化された樹脂上に液晶セル及び該液晶セルを駆動するための半導体素子を設ける。発光素子を樹脂で覆った状態の光源を、本明細書では固体化光源と呼ぶ。

【0007】

一般的にプラスチック基板は、可撓性を有する分、ガラス基板と比較して振動、衝撃に対する機械的強度に優れており、厚さを抑えやすい。しかしプラスチッ

ク基板と樹脂は、液晶表示装置に用いられる半導体素子の作製工程における熱処理に耐え得るほど、耐熱性に優れていない場合が多い。そこで本発明では、該熱処理に耐え得る程度の耐熱性を有する基板上において半導体素子を形成した後、固体化光源上に、該半導体素子を移し替える。

【0008】

そして本発明の液晶表示装置には、発光素子から発せられた光を液晶セル側に反射させるための手段が設けられている。具体的には、既存の反射板をプラスチック基板に貼り合わせたり、プラスチック基板の表面に蒸着法などで金属の膜（以下、反射膜）を成膜したりして、光を反射させることができる。さらに発光素子を覆っている樹脂と、半導体素子及び液晶セルとの間に偏光板を設ける。

【0009】

具体的には、以下の手法を用いて本発明の液晶表示装置を作製する。

【0010】

まず半導体素子の作製工程における熱処理に、耐え得るような耐熱性を有する第1の基板を用意する。そして該第1の基板上に金属膜を成膜し、該金属膜の表面を酸化することで数nmの極薄い金属酸化膜を成膜する。次に該金属酸化膜上に絶縁膜、半導体膜を順に積層するように成膜する。絶縁膜は単層であっても、複数の膜を積層したものであっても良い。例えば窒化珪素、窒化酸化珪素、酸化珪素などを用いることができる。そして該半導体膜を用いて、液晶表示装置に用いられる半導体素子を作製する。

【0011】

半導体素子を形成したら、液晶セルを完成させる前に、該半導体素子を覆うように第2の基板を貼り合わせ、第1の基板と第2の基板の間に半導体素子が挟まれた状態を作る。液晶セルは、画素電極と、対向電極と、前記画素電極と対向電極の間に設けられた液晶とを有する。そして液晶セルを完成させる前とは、具体的には、半導体素子の一つであるTF-Tに電氣的に接続された液晶セルの画素電極や、該画素電極を覆っている配向膜を作製した後、対向電極が形成された対向基板を貼り合わせる前に相当する。

【0012】

そして第1の基板の半導体素子が形成されている側とは反対の側に、第1の基板の剛性を補強するために第3の基板を貼り合わせる。第2の基板よりも第1の基板の剛性が高いほうが、第1の基板を引き剥がす際に、半導体素子に損傷が与えられにくくスムーズに剥がすことができる。ただし第3の基板は、後に第1の基板を半導体素子から引き剥がす際に、第1の基板の剛性が十分であれば、必ずしも貼り合わせる必要はない。

【0013】

次に、加熱処理等を施すことで金属酸化膜を結晶化し、金属酸化膜の脆性を高め、第1の基板を半導体素子から剥離しやすくする。そして第1の基板を第3の基板と共に、半導体素子から引き剥がす。なお、金属酸化膜を結晶化するための加熱処理は、第3の基板を貼り合わせる前であってもよいし、第2の基板を貼り合わせる前であってもよい。或いは、半導体素子を形成する工程において行なわれる熱処理が、この金属酸化膜の結晶化の工程を兼ねていても良い。

【0014】

そして第1の基板を第3の基板と共に、半導体素子から引き剥がす。この引き剥がしによって、金属膜と金属酸化膜の間で分離する部分と、絶縁膜と金属酸化膜の間で分離する部分と、金属酸化膜自体が双方に分離する部分とが生じる。いずれにしろ、半導体素子は第2の基板側に貼り付くように、第1の基板から引き剥がされる。

【0015】

一方、半導体素子を貼り合わせるための、光源側のプラスチック基板を用意する。以下、このプラスチック基板を、後に用いられる対向電極側のプラスチック基板と区別するために、素子基板と呼ぶ。該素子基板上には発光素子を配置し、該発光素子を覆って樹脂を塗布する。そして平坦化された樹脂上に第1の偏光板を貼り合わせる。

【0016】

次に、第1の基板が剥離されることで、第2の基板側に貼り付いた状態の半導体素子を、第1の偏光板に接着剤等で貼り合わせる。そして、第2の基板を剥離し、半導体素子が素子基板に固定された状態にする。

【0017】

次に、液晶表示装置に設けられる液晶セルを作製する。具体的には、対向電極、第2の偏光板等が形成されたプラスチック基板（以下、対向基板と呼ぶ）を別途作製しておき、該対向基板を貼り合わせて液晶を注入し、液晶セルを完成させる。なお対向基板には、対向電極、第2の偏光板のみならず、カラーフィルタ、配向膜、ブラックマトリクス等を作製しておいても良い。

【0018】

なお1つの大型基板から複数の液晶表示装置を形成する場合、途中でダイシングを行ない、液晶表示装置を互いに切り離すようにする。

【0019】

本発明では、液晶表示装置の厚さを0.6mm以上1.5mm以下とすることができる。

【0020】

なお上述したように、素子基板と対向基板が可撓性を有する分、ガラス基板と比較して振動、衝撃に対する機械的強度に優れており、厚さを抑えやすい。また素子基板と対向基板が可撓性を有しているため、液晶表示装置の形状の自由度が高まる。よって例えば、円柱状のピンなどに貼り付けられるような、曲面を有する形状に液晶表示装置を形成することも可能である。

【0021】

なお、透光性を有する樹脂で覆うことで、該発光素子から発せられる光を拡散させ、液晶表示装置の画素部の明るさをある程度均一にすることができるが、液晶セルと、発光素子を覆っている樹脂との間に拡散板を設けることでより明るさを均一にすることができる。

【0022】

本発明は上記構成によって、機械的強度が損なわれることなく液晶表示装置を飛躍的に薄くすることができ、また軽量化することができる。そして本発明の液晶表示装置を電子機器に用いることで、ICに用いるスペースをより広く確保することができ、電子機器の軽量化または小型化を妨げることなく高機能化を実現することができる。特に携帯用電子機器の場合、軽量化、小型化することで使い

勝手が飛躍的に良くなるため、本発明の液晶表示装置を用いることは非常に有用である。また逆に、本発明では液晶表示装置の画素部のサイズをより大きくしても、従来のガラス基板を用いた液晶表示装置と同程度の重量とすることができる。

【0023】

【発明の実施の形態】

図1を用いて、本発明の液晶表示装置の構成について説明する。図1（A）に、半導体素子を貼り付ける前の、素子基板101の断面図を示す。また図1（B）は、図1（A）に示した素子基板の上面図に相当し、図1（B）のA-A'における断面図が図1（A）に相当する。

【0024】

図1（A）、図1（B）に示す素子基板101は、凹部102を有しており、該凹部102内にLED103が1つまたは複数設けられている。凹部102は公知の方法を用いて形成することができ、例えば金型を用いて成形することができる。LED103の駆動は、LED103の駆動用の薄膜回路（以下、LED駆動用薄膜回路と呼ぶ）104によって制御されている。LED駆動用薄膜回路104は必ずしも凹部102内に設けなくとも良く、凹部102以外の部分に形成しても良い。LED駆動用薄膜回路104の形成の仕方については、後述する。

【0025】

105は素子基板101上に形成された配線であり、LED103とLED駆動用薄膜回路104とを電氣的に接続する他、LED駆動用薄膜回路104や、後に貼り合わされる半導体素子と、液晶表示装置の外部との電氣的な接続を行なうために用いられる。配線105は、メッキ法など公知の方法を用いて素子基板101上に形成することができる。

【0026】

また106は反射膜であり、蒸着法などを用いて凹部102内に金属を蒸着することで形成される。反射膜106は、配線105やLED103とショートすることのないよう、電氣的に分離するように成膜する。なお本実施の形態では、

LED103の光を液晶セル側に反射させるための手段として、蒸着法により形成した反射膜を用いたが、別途形成された反射板を素子基板101に貼り合わせるようにしても良い。この場合、反射板は、LED103の光を液晶セル側に反射させることができるような位置に、貼り合わせるのが望ましい。例えば、素子基板101の、LED103が設けられている側とは反対の、凹部102が設けられていない面に設けることができる。

【0027】

また、LED103は樹脂107によって覆われている。本実施の形態では、凹部102内に樹脂107が充填されている。LED駆動用薄膜回路104が凹部102内に形成されている場合は、樹脂107でLED駆動用薄膜回路104を覆うようにする。樹脂107として、例えばアクリル樹脂、エポキシ樹脂、ウレタン樹脂、ポリカーボネート樹脂、ビニル樹脂等公知の樹脂を用いることができる。樹脂107に、該樹脂とは屈折率の異なる、透光性の粒子を分散させても良い。例えばシリコン樹脂からなる球状粒子をポリメチルメタクリレート樹脂に分散させたものを用いることができる。樹脂は、後に行なわれる半導体素子の貼り合わせの工程に合わせて、適宜選択するのが望ましい。

【0028】

図1(A)、図1(B)において、LED103、反射膜106が設けられ、樹脂107で覆われた領域が光源部108に相当する。

【0029】

図1(C)に、半導体素子を貼り合わせ、液晶セルを完成した状態の、本発明の液晶表示装置の断面図を示す。図1(D)は、図1(C)に示した状態の液晶表示装置の上面図に相当し、図1(D)のB-B'における断面図が図1(C)に相当する。

【0030】

半導体素子110は接着剤109によって、樹脂107上に貼り合わされている。なお図1(C)では図示していないが、樹脂107と接着剤109との間には、第1の偏光板が設けられている。また本実施の形態では、図1(C)、図1(D)に示すように、半導体素子110は、液晶表示装置の画素部に用いられる

もののみならず、液晶表示装置の駆動やその他の信号処理を行なうための薄膜回路 111 に用いられるものも含んでいる。

【0031】

113 は対向基板であり、シール材 114 によって液晶 112 が封入されている。この対向基板 113 によって液晶が封入された領域がパネル 115 に相当する。パネル 115 に設けられた画素部 116 には、光源部 108 からの光が照射される。また薄膜回路 111 は、ワイヤボンディング法や、フリップチップ法などを用いて、配線 105 と電氣的に接続されている。

【0032】

なお本実施の形態では、配線 105 を介して液晶表示装置への信号や電源電圧の供給を行なうことができるが、本発明はこれに限定されず、例えば、発光素子や光センサ等を用いて光により信号や電源電圧の供給を行っても良いし、アンテナコイルを用いて電磁誘導により信号や電源電圧の供給を行っても良い。

【0033】

プラスチック基板としては、極性基のついたノルボルネン樹脂からなる ARTON：JSR 製を用いることができる。また、ポリエチレンテレフタレート（PET）、ポリエーテルスルホン（PES）、ポリエチレンナフタレート（PEN）、ポリカーボネート（PC）、ナイロン、ポリエーテルエーテルケトン（PEEK）、ポリスルホン（PSF）、ポリエーテルイミド（PEI）、ポリアリレート（PAR）、ポリブチレンテレフタレート（PBT）、ポリイミドなどのプラスチック基板を用いることができる。

【0034】

なお、本実施の形態では素子基板に凹部を設け、該凹部に LED を設けた例について説明したが、本発明は必ずしもこの形態に限定されない。凹部を設けていない平坦なプラスチック基板を、素子基板として用いても良い。

【0035】

図 2 を用いて、平坦なプラスチック基板を素子基板として用いた、液晶表示装置の構成について説明する。図 2（A）に、半導体素子を貼り付ける前の、素子基板 201 の断面図を示す。素子基板 201 には凹部が設けられておらず、平坦

である。また図2 (B) は、図2 (A) に示した素子基板201の上面図に相当し、図2 (B) のA-A' における断面図が図2 (A) に相当する。

【0036】

図2 (A) 、図2 (B) に示す素子基板201上には、LED203が1つまたは複数設けられている。204はLED駆動用薄膜回路であり、配線205によって、LED203とLED駆動用薄膜回路204とが電氣的に接続されている。また配線205は、LED駆動用薄膜回路204や、後に貼り合わされる半導体素子と、液晶表示装置の外部とを、電氣的に接続するために用いられる。また反射膜206が、配線205やLED203とショートすることのないよう、電氣的に分離するように成膜されている。なお、蒸着法により形成した反射膜ではなく、別途形成された反射板を用いても良い。

【0037】

また、LED203は樹脂207によって覆われている。本実施の形態では、感光性の樹脂を塗布した後、部分的に露光し、配線205の一部が露出するように、樹脂207を成膜する。LED駆動用薄膜回路204も樹脂207によって覆われていても良い。図2 (A) 、図2 (B) において、LED203、反射膜206が設けられ、樹脂207で覆われた領域が光源部208に相当する。

【0038】

図2 (C) に、図2 (A) 、図2 (B) に示した素子基板201に、半導体素子を貼り合わせ、液晶セルを完成した状態の、本発明の液晶表示装置の断面図を示す。図2 (D) は、図2 (C) に示した状態の液晶表示装置の上面図に相当し、図2 (D) のB-B' における断面図が図2 (C) に相当する。

【0039】

半導体素子210は接着剤209によって、樹脂207上に貼り合わされている。なお図2 (C) では図示していないが、樹脂207と接着剤209との間には、第1の偏光板が設けられている。また211は、半導体素子210を用いて形成された薄膜回路に相当する。

【0040】

213は対向基板であり、シール材214によって液晶212が封入されてい

る。この対向基板 213 によって液晶が封入された領域がパネル 215 に相当する。パネル 215 に設けられた画素部 216 には、光源部 208 からの光が照射される。また薄膜回路 211 は、ワイヤボンディング法や、フリップチップ法などを用いて、配線 205 と電氣的に接続されている。

【0041】

素子基板に凹部を設けることで、凹部に樹脂を滴下するだけで、容易に配線を露出したまま樹脂で LED を覆うことができ、また凹部内に反射膜を成膜することで、LED から発せられる光を効率良く画素部に照射することができる。一方凹部を設けない場合は、凹部を設けない場合に比べて、素子基板の強度をより高めることができる。

【0042】

次に、薄膜回路と液晶表示装置に用いられる半導体素子の具体的な作製方法、及び該半導体素子の素子基板への貼り合わせ方法について説明する。なお本実施の形態では、半導体素子として 2 つの TFT を例に挙げて説明するが、薄膜回路と液晶表示装置に含まれる半導体素子はこれに限定されず、あらゆる回路素子を用いることができる。例えば、TFT の他に、記憶素子、ダイオード、光電変換素子、抵抗素子、コイル、容量素子、インダクタなどが代表的に挙げられる。

【0043】

まず図 3 (A) に示すように、スパッタ法を用いて第 1 の基板 500 上に金属膜 501 を成膜する。ここでは金属膜 501 にタングステンをを用い、膜厚を 10 nm ~ 200 nm、好ましくは 50 nm ~ 75 nm とする。なお本実施の形態では第 1 の基板 500 上に直接金属膜 501 を成膜するが、例えば酸化珪素、窒化珪素、窒化酸化珪素等の絶縁膜で第 1 の基板 500 を覆ってから、金属膜 501 を成膜するようにしても良い。

【0044】

そして金属膜 501 の成膜後、大気に曝すことなく酸化物膜 502 を積層するように成膜する。ここでは酸化物膜 502 として酸化珪素膜を膜厚 150 nm ~ 300 nm となるように成膜する。なお、スパッタ法を用いる場合、第 1 の基板 500 の端面にも成膜が施される。そのため、後の工程における剥離の際に、酸

化物膜 502 が第 1 の基板 500 側に残ってしまうのを防ぐために、端面に成膜された金属膜 501 と酸化物膜 502 とを O_2 アッシングなどで選択的に除去したり、第 1 の基板 500 の端部をダイシング等でカットすることが好ましい。

【0045】

また酸化物膜 502 の成膜の際に、スパッタの前段階としてターゲットと基板との間をシャッターで遮断してプラズマを発生させる、プレスパッタを行う。プレスパッタは Ar を 10 sccm 、 O_2 をそれぞれ 30 sccm の流量とし、第 1 の基板 500 の温度を 270°C 、成膜パワーを 3 kW の平行状態に保って行なう。プレスパッタにより、金属膜 501 と酸化物膜 502 の間に極薄い数 nm （ここでは 3 nm ）程度の金属酸化膜 503 が形成される。金属酸化膜 503 は、金属膜 501 の表面が酸化することで形成される。よって本実施の形態では、金属酸化膜 503 は酸化タンゲステンで形成される。

【0046】

なお本実施の形態では、プレスパッタにより金属酸化膜 503 を形成しているが、本発明はこれに限定されない。例えば酸素、または酸素に Ar 等の不活性ガスを添加し、プラズマにより意図的に金属膜 501 の表面を酸化し、金属酸化膜 503 を形成するようにしても良い。

【0047】

次に酸化物膜 502 を成膜した後、PCVD法を用いて下地膜 504 を成膜する。ここでは下地膜 504 として、酸化窒化珪素膜を膜厚 100 nm 程度となるように成膜する。そして下地膜 504 を成膜した後、大気に曝さずに半導体膜 505 を形成する。半導体膜 505 の膜厚は $25\sim 100\text{ nm}$ （好ましくは $30\sim 60\text{ nm}$ ）とする。なお半導体膜 505 は、非晶質半導体であっても良いし、多結晶半導体であっても良い。また半導体は珪素だけではなくシリコンゲルマニウムも用いることができる。シリコンゲルマニウムを用いる場合、ゲルマニウムの濃度は $0.01\sim 4.5\text{ atomic\%}$ 程度であることが好ましい。

【0048】

次に図 3 (B) に示すように、半導体膜 505 を公知の技術により結晶化する。公知の結晶化方法としては、電熱炉を使用した熱結晶化方法、レーザー光を用

いたレーザ結晶化法、赤外光を用いたランプアニール結晶化法がある。或いは特開平7-130652号公報で開示された技術に従って、触媒元素を用いる結晶化法を用いることもできる。

【0049】

また、なお予め多結晶半導体膜である半導体膜505を、スパッタ法、プラズマCVD法、熱CVD法などで形成するようにしても良い。

【0050】

本実施の形態ではレーザ結晶化により、半導体膜505を結晶化する。連続発振が可能な固体レーザを用い、基本波の第2高調波～第4高調波のレーザ光を照射することで、大粒径の結晶を得ることができる。例えば、代表的には、Nd:YVO₄レーザ（基本波1064nm）の第2高調波（532nm）や第3高調波（355nm）を用いるのが望ましい。具体的には、連続発振のYVO₄レーザから射出されたレーザ光を非線形光学素子により高調波に変換し、出力10Wのレーザ光を得る。また非線形光学素子を用いて、高調波を射出する方法もある。そして、好ましくは光学系により照射面にて矩形状または楕円形状のレーザ光に成形して、半導体膜502に照射する。このときのエネルギー密度は0.01～100MW/cm²程度（好ましくは0.1～10MW/cm²）が必要である。そして、走査速度を10～2000cm/s程度のとし、照射する。

【0051】

なおレーザ結晶化は、連続発振の基本波のレーザ光と連続発振の高調波のレーザ光とを照射するようにしても良いし、連続発振の基本波のレーザ光とパルス発振の高調波のレーザ光とを照射するようにしても良い。

【0052】

なお、希ガスや窒素などの不活性ガス雰囲気中でレーザ光を照射するようにしても良い。これにより、レーザ光照射による半導体表面の荒れを抑えることができ、界面準位密度のばらつきによって生じる閾値のばらつきを抑えることができる。

【0053】

上述した半導体膜505へのレーザ光の照射により、結晶性がより高められた

半導体膜 506 が形成される。次に、図 3 (C) に示すように半導体膜 506 をパターニングし、島状の半導体膜 507、508 を形成し、該島状の半導体膜 507、508 を用いて T F T に代表される各種の半導体素子を形成する。なお本実施の形態では、下地膜 504 と島状の半導体膜 507、508 とが接しているが、半導体素子によっては、下地膜 504 と島状の半導体膜 507、508 との間に、電極や絶縁膜等が形成されていても良い。例えば半導体素子の 1 つであるボトムゲート型の T F T の場合、下地膜 504 と島状の半導体膜 507、508 との間に、ゲート電極とゲート絶縁膜が形成される。

【0054】

本実施の形態では、島状の半導体膜 507、508 を用いてトップゲート型の T F T 509、510 を形成する（図 3 (D)）。具体的には、島状の半導体膜 507、508 を覆うようにゲート絶縁膜 511 を成膜する。そして、ゲート絶縁膜 511 上に導電膜を成膜し、パターニングすることで、ゲート電極 512、513 を形成する。そして、ゲート電極 512、513 や、あるいはレジストを成膜しパターニングしたものをマスクとして用い、島状の半導体膜 507、508 に n 型を付与する不純物を添加し、ソース領域、ドレイン領域、さらには L D D 領域等を形成する。なおここでは T F T 509、510 を n 型とするが、p 型の T F T の場合は、p 型の導電性を付与する不純物を添加する。

【0055】

上記一連の工程によって T F T 509、510 を形成することができる。なお T F T の作製方法は、上述した工程に限定されない。

【0056】

次に T F T 509、510 を覆って第 1 の層間絶縁膜 514 を成膜する。そして、ゲート絶縁膜 511 及び第 1 の層間絶縁膜 514 にコンタクトホールを形成した後、コンタクトホールを介して T F T 509、510 と接続する端子 515 ～ 518 を、第 1 の層間絶縁膜 514 に接するように形成する。

【0057】

そして配線 515 に接するように、I T O 等の透明導電膜を用い、液晶セルの画素電極 540 を作製する。そして画素電極 540 を覆って配向膜 541 を形成

し、配向膜 541 にラビング処理を施す。なお、配線 518 の一部は配向膜 541 で覆われないように、エッチング等で露出させておく。

【0058】

次に、配向膜 541 に保護層 521 を形成する。保護層 521 は、後に第 2 の基板を貼り合わせたり剥離したりする際に、TFT 509、510、配向膜 541 及び端子 515～518 の表面を保護する機能を有しており、第 2 の基板の剥離後に除去することが可能な材料を用いる。例えば、水またはアルコール類に可溶なエポキシ系、アクリレート系、シリコン系の樹脂を全面に塗布し、焼成することで保護層 521 を形成することができる。

【0059】

本実施の形態ではスピコートで水溶性樹脂（東亜合成製：VL-WSHL10）を膜厚 $30\mu\text{m}$ となるように塗布し、仮硬化させるために 2 分間の露光を行ったあと、UV 光を裏面から 2.5 分、表面から 10 分、合計 12.5 分の露光を行って本硬化させて、保護層 521 を形成する（図 3（E））。

【0060】

なお、複数の有機樹脂を積層する場合、有機樹脂同士では使用している溶媒によって塗布または焼成時に一部溶解したり、密着性が高くなりすぎる恐れがある。従って、第 1 の層間絶縁膜 514 と保護層 521 を共に同じ溶媒に可溶な有機樹脂を用いる場合、後の工程において保護層 521 の除去がスムーズに行なわれるように、第 1 の層間絶縁膜 514 を覆うように、なおかつ第 1 の層間絶縁膜 514 と端子 515～518 との間挟まれるように、無機絶縁膜（ SiN_x 膜、 SiN_xO_y 膜、 AlN_x 膜、または AlN_xO_y 膜）を形成しておくことが好ましい。

【0061】

次に、後の剥離を行ない易くするために、金属酸化膜 503 を結晶化させる。結晶化により、金属酸化膜 503 が粒界において割れやすくなり、脆性を高めることができる。本実施の形態では、 $420^\circ\text{C}\sim 550^\circ\text{C}$ 、0.5～5 時間程度加熱処理を行ない、結晶化を行なった。

【0062】

次に、金属酸化膜 5 0 3 と酸化物膜 5 0 2 の間の密着性、または金属酸化膜 5 0 3 と金属膜 5 0 1 の間の密着性を部分的に低下させ、剥離開始のきっかけとなる部分を形成する処理を行う。具体的には、剥離しようとする領域の周縁に沿って外部から局所的に圧力を加えて金属酸化膜 5 0 3 の層内または界面近傍の一部に損傷を与える。本実施の形態では、ダイヤモンドペンなどの硬い針を金属酸化膜 5 0 3 の端部近傍に垂直に押しつけ、そのまま荷重をかけた状態で金属酸化膜 5 0 3 に沿って動かす。好ましくは、スクライバー装置を用い、押し込み量を 0 . 1 mm ~ 2 mm とし、圧力をかけて動かせばよい。このように、剥離を行う前に、剥離が開始されるきっかけとなるような、密着性の低下した部分を形成することで、後の剥離工程における不良を低減させることができ、歩留まり向上につながる。

【 0 0 6 3 】

次いで、両面テープ 5 2 2 を用い、保護層 5 2 1 に第 2 の基板 5 2 3 を貼り付け、さらに両面テープ 5 2 4 を用い、第 1 の基板 5 0 0 に第 3 の基板 5 2 5 を貼り付ける（図 4（A））。なお両面テープではなく接着剤を用いてもよい。例えば紫外線によって剥離する接着剤を用いることで、第 2 の基板剥離の際に半導体素子にかかる負担を軽減させることができる。

【 0 0 6 4 】

第 3 の基板 5 2 5 を貼り付けることで、後の剥離工程で第 1 の基板 5 0 0 が破損するのを防ぐことができる。第 2 の基板 5 2 3 および第 3 の基板 5 2 5 としては、第 1 の基板 5 0 0 よりも剛性の高い基板、例えば石英基板、半導体基板を用いることが好ましい。

【 0 0 6 5 】

次いで、金属膜 5 0 1 と酸化物膜 5 0 2 とを物理的に引き剥がす。引き剥がしは、先の工程において、金属酸化膜 5 0 3 の金属膜 5 0 1 または酸化物膜 5 0 2 に対する密着性が部分的に低下した領域から開始する。

【 0 0 6 6 】

引き剥がしによって、金属膜 5 0 1 と金属酸化膜 5 0 3 の間で分離する部分と、酸化物膜 5 0 2 と金属酸化膜 5 0 3 の間で分離する部分と、金属酸化膜 5 0 3

自体が双方に分離する部分とが生じる。そして第2の基板523側に半導体素子（ここではTF T509、510）が、第3の基板525側に第1の基板500及び金属膜501が、それぞれ貼り付いたまま分離する。引き剥がしは比較的小さな力（例えば、人間の手、ノズルから吹付けられるガスの風圧、超音波等）で行なうことができる。剥離後の状態を図4（B）に示す。

【0067】

次に接着剤526で、樹脂533上に設けられた第1の偏光板527と、部分的に金属酸化膜503が付着している酸化物層502とを接着する（図4（C））。この接着の際に、両面テープ522による第2の基板523と保護層521との間の密着力よりも、接着剤526による酸化物層502と第1の偏光板527との間の密着力の方が高くなるように、接着剤526の材料を選択することが重要である。

【0068】

なお、金属酸化膜503が酸化物膜502の表面に残存していると、第1の偏光板527との密着性が悪くなる場合があるので、完全にエッチング等で除去してから第1の偏光板に接着させ、密着性を高めるようにしても良い。

【0069】

また、半導体素子509、510を薄膜回路に用いる場合、必ずしも半導体素子509、510を第1の偏光板527と重なる位置に貼りつけなくとも良い。

【0070】

接着剤526としては、反応硬化型接着剤、熱硬化型接着剤、紫外線硬化型接着剤等の光硬化型接着剤、嫌気型接着剤などの各種硬化型接着剤が挙げられる。さらに好ましくは、銀、ニッケル、アルミニウム、窒化アルミニウムからなる粉末、またはフィラーを含ませて接着剤526も高い熱伝導性を備えていることが好ましい。

【0071】

また530は素子基板534上に形成された配線であり、配線530は、例えば銅にはんだ、金またはスズをメッキすることで形成されている。

【0072】

次に図 5 (A) に示すように、保護層 521 から両面テープ 522 と第 2 の基板 523 を順に、または同時に剥がす。なお、接着剤 526 として紫外線硬化型接着剤を用い、両面テープ 522 に紫外線によって剥離するテープまたは接着剤を用いることで、紫外線照射により両面テープ 522 の剥離と接着剤 526 の硬化を同時に行なうことができる。

【0073】

そして図 5 (B) に示すように保護層 521 を除去する。ここでは保護層 521 に水溶性の樹脂が使われているので、水に溶かして除去する。保護層 521 が残留していると不良の原因となる場合は、除去後の表面に洗浄処理や O₂ プラズマ処理を施し、残留している保護層 521 の一部を除去することが好ましい。

【0074】

なお本実施の形態では、金属膜 501 としてタングステンをを用いているが、本発明において金属膜はこの材料に限定されない。その表面に金属酸化膜 503 が形成され、該金属酸化膜 503 を結晶化することで基板を引き剥がすことができるような金属を含む材料であれば良い。例えば、TiN、WN、Mo 等を用いることができる。またこれらの合金を金属膜として用いる場合、その組成比によって結晶化の際の加熱処理の最適な温度が異なる。よって組成比を調整することで、半導体素子の作製工程にとって妨げとならない温度で加熱処理を行なうことができ、半導体素子のプロセスの選択枝が制限されにくい。

【0075】

次に、図 6 に示すように液晶セルを作製する。

【0076】

保護層 521 を除去した後、別途形成しておいた対向基板 542 を、シール材 543 を用いて貼り合わせる。シール材にはフィラーが混入されていても良い。対向基板 542 は、その厚さが数百 μm 程度であり、透明導電膜からなる対向電極 543 と、ラビング処理が施された配向膜 544 が形成されている。なおこれらに加えて、カラーフィルタや、ディスクリネーションを防ぐためのブラックマトリクス（遮蔽膜）などが形成されていても良い。また、第 2 の偏光板 545 を、対向基板 542 の対向電極 543 が形成されている面とは逆の面に、貼り合わ

せておく。

【 0 0 7 7 】

そして液晶 5 4 6 を注入して封止し、パネル 5 5 0 が完成する。なお、液晶の注入はディスペンサ式でもディップ式でも良い。またセルギャップを確保するために、スペーサを画素電極 5 4 0 と対向電極 5 4 3 との間に設けても良い。端子 5 1 8 と、素子基板 5 3 4 に設けられた配線 5 3 0 とを、ワイヤボンディング法等を用いて、電氣的に接続することで、液晶表示装置が完成する。

【 0 0 7 8 】

L E D 駆動用薄膜回路に用いられる半導体素子も、上述した半導体素子の作製方法を参照して作製することができる。

【 0 0 7 9 】

なお、発光ダイオードを覆っている樹脂の材料は、第 1 の基板、第 2 の基板、接着剤の硬化方法に合わせて適宜選択するのが望ましい。

【 0 0 8 0 】

次に、素子基板上に形成された配線と、薄膜回路または L E D 駆動用薄膜回路を、ワイヤボンディング法ではなくフリップチップ法を用いて電氣的に接続した例について説明する。

【 0 0 8 1 】

図 7 (A) に、溶剤ボールが設けられている薄膜回路または L E D 駆動用薄膜回路の断面図を示す。

【 0 0 8 2 】

図 7 (A) では、半導体素子 3 0 1 と素子基板上の配線とを、溶剤ボール 3 0 2 で電氣的に接続する。溶剤ボール 3 0 2 は、半導体素子 3 0 1 の素子基板側に設けられており、半導体素子 3 0 1 に電氣的に接続された電極 3 0 3 に接続されている。電極 3 0 3 は、半導体素子 3 0 1 が T F T である場合、該 T F T のゲート電極と同じの導電膜から形成されていても良い。

【 0 0 8 3 】

次に図 7 (B) に、フリップチップ法を用いて半導体素子が積層されている、薄膜回路または L E D 駆動用薄膜回路の断面図を示す。図 7 (B) では、2 つの

層に形成された半導体素子 3 1 0、3 1 1 が積層されている。そして素子基板に形成された配線と、半導体素子 3 1 0 との電氣的な接続は、溶ダーボール 3 1 2 を用いて行なわれている。また、半導体素子 3 1 1 と半導体素子 3 1 0 との電氣的な接続は、溶ダーボール 3 1 3 を用いて行なわれている。

【 0 0 8 4 】

次に図 7 (C) に、図 7 (A) の場合とは半導体素子の向きが逆になるように、素子基板上に形成された配線と溶ダーボールとを接続する例を示す。図 7 (C) では、半導体素子 3 2 0 に直接接続された配線 3 2 1 に溶ダーボール 3 2 2 を接続するように形成している。

【 0 0 8 5 】

なおフリップチップ法の場合、接続すべき配線の数が増加しても、ワイヤボンディング法に比べて、比較的配線間のピッチを広く確保することができるので、薄膜回路または L E D 駆動用薄膜回路と、配線との接続数が多い場合に有効である。

【 0 0 8 6 】

溶ダーボール 3 0 2 と、素子基板上の配線との接続は、熱圧着や、超音波による振動を加えた熱圧着等様々な方法を用いることができる。なお、アンダーフィルが圧着後の溶ダーボール間の隙間を埋めるようにし、接続部分の機械的強度や、薄膜回路で発生した熱の拡散などの効率を高めるようにしても良い。アンダーフィルは必ずしも用いる必要はないが、素子基板と半導体素子の熱膨張係数のミスマッチから生ずる応力により、接続不良が起こるのを防ぐことができる。超音波を加えて圧着する場合、単に熱圧着する場合に比べて接続不良を抑えることができる。特に、接続するバンプが 3 0 0 程度よりも多い場合に有効である。

【 0 0 8 7 】

図 7 (A) ～図 7 (C) を組み合わせることで、素子基板に形成された配線と、薄膜回路または L E D 駆動用薄膜回路とを、様々な形態で電氣的に接続することができる。またフリップチップ法と、ワイヤボンディング法とを組み合わせることも可能である。

【 0 0 8 8 】

なお本実施の形態では、アクティブマトリクス型の液晶表示装置について説明したが、本発明はパッシブマトリクス型の液晶表示装置であってもよい。

【0089】

本発明は上記構成によって、機械的強度が損なわれることなく液晶表示装置を飛躍的に薄くすることができ、また軽量化することができる。そして本発明の液晶表示装置を電子機器に用いることで、I C に用いるスペースをより広く確保することができ、電子機器の軽量化または小型化を妨げることなく高機能化を実現することができる。特に携帯用電子機器の場合、軽量化、小型化することで使い勝手が飛躍的に良くなるため、本発明の液晶表示装置を用いることは非常に有用である。また逆に、本発明では液晶表示装置の画素部のサイズをより大きくしても、従来のガラス基板を用いた液晶表示装置と同程度の重量とすることができる。

【0090】

【実施例】

以下、本発明の実施例について説明する。

【0091】

（実施例1）

本実施例では、電子カードに代表されるカードに、本発明の液晶表示装置を用いた場合について説明する。

【0092】

図8を用いて、本実施例の電子カードの構成について説明する。図8（A）に、パネルが完成した時点での、素子基板401の断面図を示す。また図8（B）は、図8（A）に示した素子基板の上面図に相当し、図8（B）のA-A'における断面図が図8（A）に相当する。

【0093】

図8（A）、図8（B）に示す素子基板401は、凹部402を有しており、該凹部402内にLED403が1つまたは複数設けられている。また凹部402には、LED駆動用薄膜回路404が設けられており、LED403とLED駆動用薄膜回路404とが共に樹脂407によって覆われている。

【0094】

415はパネル、411は薄膜回路であり、ともに別途形成され、素子基板401上に貼り合わされている。薄膜回路411はアンテナコイル406を有している。そして、素子基板401上に形成された配線405がアンテナコイル406と電氣的に接続されている。

【0095】

図8（C）に、電子カードが完成した時点での、本発明の液晶表示装置の断面図を示す。図8（D）は、図8（C）に示した状態の液晶表示装置の上面図に相当し、図8（D）のB-B'における断面図が図8（C）に相当する。

【0096】

図8（C）、図8（D）に示す電子カードは、素子基板401上に形成されたパネル415や薄膜回路411が、樹脂422で封止するようにカバー材420で覆われている。そして本実施例では、カバー材420のうちパネル415と重なる部分421において、パネル415からの光が透過するようになっている。なお本発明はこれに限定されず、パネル以外の部分も光が透過するような材料で、カバー材を形成していてもよい。

【0097】

なお本実施の形態では、アンテナコイルを用いて電磁誘導により信号や電源電圧の供給を行うことができる電子カードの構成について説明したが、発光素子や光センサ等を用いて光により信号や電源電圧の供給を行なう電子カードであってもよい。また電子カードは非接触型に限定されず、端末装置との間で、端子を介して直接信号のやり取りを行なう接触型の電子カードであってもよい。

【0098】

電子カードは、キャッシュカード、クレジットカード、プリペイドカード、身分証明書の代わりになるようなIDカード、定期券、など様々な用途に用いられる。本発明の液晶表示装置を搭載することで、電子カード内のデータを画素部に表示することが可能になり、また顔写真を表示することで、本人認証の確実性を高めることができる。顔写真を証明写真の代わりに用いるのならば、少なくともQVGA（320×240）程度の解像度が必要であると考えられる。

【 0 0 9 9 】**(実施例 2)**

図 9 に、大型の素子基板から複数の液晶表示装置を作製する方法について説明する。

【 0 1 0 0 】

図 9 (A) に示すように、大型の素子基板 6 0 1 を用いる場合、それぞれの液晶表示装置に対応するエリア 6 0 2 に、凹部 6 0 3 を複数設ける。そして各凹部 6 0 3 に L E D 6 0 4 を設ける。そして、L E D 6 0 4 に電氣的に接続される配線、L E D 駆動用薄膜回路、反射膜等（全て図示せず）を設けたあと、各凹部 6 0 3 に図 9 (B) に示すように、樹脂 6 0 5 を充填する。

【 0 1 0 1 】

そして実施の形態において示した方法に従って、パネルや薄膜回路を形成し、ダイシングすることで、複数の液晶表示装置を 1 つの素子基板から作製することができる。ダイシングのタイミングは、パネルや薄膜回路を形成する前でも、形成した後でも、いずれの工程においても行なうことができる。

【 0 1 0 2 】**(実施例 3)**

本実施例では、L E D を素子基板上に設けた配線と直接接続するのではなく、L E D をフレキシブルプリント配線基板 (F P C) に接続し、該 F P C を素子基板上の配線に接続する例について説明する。

【 0 1 0 3 】

図 1 0 (A) に、L E D が接続された F P C の上面図を示す。L E D 7 0 1 はプラスチックフィルム 7 0 3 によって挟まれたリード 7 0 2 と接続されている。そして、リード 7 0 2 に接続されている端子 7 0 4 は、プラスチックフィルム 7 0 3 に覆われず、露出している。

【 0 1 0 4 】

図 1 0 (B) に、素子基板 7 0 6 が有する凹部 7 0 5 に、図 1 0 (A) に示した L E D 7 0 1 を貼り付けた様子を示す。また図 1 0 (C) に、図 1 0 (B) に示した素子基板 7 0 6 の裏側の面を示す。

【0105】

素子基板706において、凹部705が設けられた面の裏面には、配線707が設けられている。そして、凹部705に設けられたLED701と、配線707とは、リード702によって電氣的に接続されている。

【0106】

素子基板706の配線707が設けられている面には、凹部710が設けられている。凹部705と凹部710が設けられている領域は、素子基板706の強度を考慮すると、互いに重ならないようにする方が望ましい。そして凹部710には太陽電池708と、該太陽電池708の駆動を制御するための駆動回路709が設けられており、配線707は駆動回路709と電氣的に接続されている。

【0107】

このように、FPCを用いることで、素子基板の両方の面に形成された素子を互いに電氣的に接続することが容易になる。よって、素子基板を無駄なく活用することができる。

【0108】

図10(D)に、凹部705の破線A-A'における断面図を示す。凹部705には、その表面に金属の反射膜711が成膜されている。本実施例では、反射膜711を腐食させたり、金剛砂等で表面を研磨するサンドブラスト加工をすることで、表面に微細な凹凸を設けることで光を乱反射させ、LEDからの光を均一に画素部に照射しやすくすることができる。

【0109】

(実施例4)

本実施例では、凹部を有する素子基板の形成の仕方について説明する。

【0110】

図11(A)に、開口部803を有するプラスチック基板801と、平坦なプラスチック基板802を2枚示す。このプラスチック基板801、802を貼り合わせることで、開口部803が平坦なプラスチック基板802と重なる領域に、凹部804を有する素子基板805が形成される。

【0111】

(実施例 5)

本実施例では、本発明の液晶表示装置を用いた電子カードに、エリアセンサを設けた例について示す。

【0112】

図12 (A) に、画像の表示だけではなく、エリアセンサとしても機能する画素部910に、指を押し当てている図を示す。そして図12 (B) に、図12 (A) に示した画素部910の、断面図を示す。

【0113】

図12 (B) に示すように、素子基板901には凹部905が設けられており、凹部905の表面には反射膜902が設けられている。また凹部905にはLED903が設けられており、該LED903は樹脂904によって覆われている。

【0114】

また素子基板901上には、液晶907に電圧を印加するためのTFT906と、フォトダイオード908が設けられている。TFT906と、フォトダイオード908は、共に別途異なる基板上に形成された後、剥離され、素子基板901上に貼り合わされている。

【0115】

そして、LED903から発せられた光が被写体である指911において反射し、フォトダイオード908に照射することで、指911の画像のデータを取得することができる。

【0116】

(実施例 6)

本発明の液晶表示装置は様々な電子機器に用いることが可能であるが、特に携帯用の電子機器の場合、軽量化、小型化することで使い勝手が飛躍的に良くなるため、本発明の液晶表示装置を用いることは非常に有用である。

【0117】

図13 (A) はシート型の携帯電話であり、本体2101、表示部2103、音声入力部2104、音声出力部2105、スイッチ2106、外部接続ポート

2 1 0 7 等を含む。外部接続ポート 2 1 0 7 を介して、別途用意したイヤホン 2 1 0 8 を接続することができる。表示部 2 1 0 3 には、センサを備えたタッチパネル式の、本発明の液晶表示装置が用いられており、表示部 2 1 0 3 に表示されたタッチパネル式操作キー 2 1 0 9 に触れることで、一連の操作を行なうことができる。また本発明の液晶表示装置が有する薄膜回路は、本体 2 1 0 1 内に設けられた各種信号処理回路として用いることができる。

【0 1 1 8】

図 1 3 (B) は電子ブックであり、本体 2 2 0 1、表示部 2 2 0 2、操作キー 2 2 0 3 等を含む。またモデムが本体 2 2 0 1 に内蔵されていても良い。表示部 2 2 0 2 には本発明の液晶表示装置が用いられている。また本発明の液晶表示装置の薄膜回路は、各種信号処理回路として用いることができる。

【0 1 1 9】

図 1 3 (C) は腕時計であり、本体 2 3 0 1、表示部 2 3 0 2、留具 2 3 0 3 等を含む。表示部 2 3 0 2 には本発明の液晶表示装置が用いられている。また本発明の液晶表示装置の薄膜回路は、本体 2 3 0 1 内に設けられた各種信号処理回路として用いることができる。

【0 1 2 0】

図 1 3 (D) はシート型のパーソナルコンピュータであり、本体 2 4 0 1、表示部 2 4 0 2、タッチパネル式キーボード 2 4 0 3、ポインティングマウス 2 4 0 4、外部接続ポート 2 4 0 5、電源プラグ 2 4 0 6 等を含む。表示部 2 4 0 2 には、本発明の液晶表示装置が用いられている。また、タッチパネル式キーボード 2 4 0 3、ポインティングマウス 2 4 0 4 には、センサを備えたタッチパネル式の、本発明の液晶表示装置が用いられており、タッチパネル式キーボード 2 4 0 3、ポインティングマウス 2 4 0 4 に触れることで、一連の操作を行なうことができる。また本発明の液晶表示装置の薄膜回路は、各種信号処理回路として用いることができる。

【0 1 2 1】

図 1 3 (D) は自動車の車内から見たフロントガラスに相当する。フロントガラス 2 5 0 1 には、本発明の液晶表示装置 2 5 0 3 が貼り付けられており、表示

部 2502 に運転者が必要とする各種の情報を表示することができる。なお図 13 (E) では、本発明の液晶表示装置をフロントガラスに貼り付けた例について説明したが、運転席のサイドやバックに配置された窓ガラスに貼り付けておいても良い。また窓ガラス以外でも、自動車の内部、外部を問わず、貼り付けることが可能である。

【0122】

図 13 (E) は電子カードであり、本体 2601、表示部 2602、接続端子 2603 等を含む。本発明の液晶表示装置の画素部は、表示部 2602 として用いることができる。また本発明の液晶表示装置の薄膜回路は、本体 2601 内に設けられた各種信号処理回路として用いることができる。

【0123】

以上の様に、本発明の適用範囲は極めて広く、あらゆる分野の電子機器に用いることが可能である。また、本実施例の電子機器は実施例 1～5 に示したいずれの構成の液晶表示装置を用いても良い。

【0124】

(実施例 7)

本実施例では、剥離後の第 1 の基板側と、絶縁膜側における断面を、TEMにより観察した結果を示す。

【0125】

ガラス基板上に、スパッタリング法で W 膜を 50 nm、スパッタリング法で酸化珪素膜を 200 nm、プラズマ CVD 法で酸化窒化珪素膜を 100 nm、半導体膜としてプラズマ CVD 法で非晶質珪素膜を 50 nm を順次積層形成した。その後 500 度 1 時間と 550 度 4 時間の熱処理を行い、ポリテトラフルオロエチレンテープなどの物理的手段により剥離した。このときの基板側の W 膜と酸化物層の TEM 写真が図 14、半導体膜側の酸化物層と酸化珪素膜の TEM 写真が図 15 である。

【0126】

図 14 では、金属膜に接して金属酸化膜が不均一に残存している。同様に、図 15 でも、酸化珪素膜に接して金属酸化膜が不均一に残存している。両 TEM 写

真から、剥離は金属酸化膜の層内及び両界面で行われたことが実証され、また金属酸化膜は金属膜及び酸化珪素膜に密着して不均一に残存することがわかる。

【0 1 2 7】

すなわち、本発明の液晶表示装置では、絶縁膜の素子基板側に金属酸化膜が多少付着した状態で残存していると考えられる。

【0 1 2 8】

【発明の効果】

本発明は上記構成によって、機械的強度が損なわれることなく液晶表示装置を飛躍的に薄くすることができ、また軽量化することができる。そして本発明の液晶表示装置を電子機器に用いることで、I Cに用いるスペースをより広く確保することができる。よって回路規模やメモリ容量のより大きいI Cをより多く搭載することができ、電子機器の軽量化または小型化を妨げることなく高機能化を実現することができる。特に携帯用電子機器の場合、軽量化、小型化することで使い勝手が飛躍的に良くなるため、本発明の液晶表示装置を用いることは非常に有用である。また逆に、本発明では液晶表示装置の画素部のサイズを大きくして、従来のガラス基板を用いた液晶表示装置と同程度の重量とすることができる。

【図面の簡単な説明】

【図 1】 本発明の液晶表示装置の断面図

【図 2】 本発明の液晶表示装置の断面図

【図 3】 本発明の液晶表示装置の作製方法を示す図。

【図 4】 本発明の液晶表示装置の作製方法を示す図。

【図 5】 本発明の液晶表示装置の作製方法を示す図。

【図 6】 本発明の液晶表示装置の作製方法を示す図。

【図 7】 薄膜回路またはL E D駆動用薄膜回路の断面図。

【図 8】 本発明の液晶表示装置を用いた電子カードの断面図。

【図 9】 大型の素子基板の斜視図。

【図 1 0】 F P Cを用いたL E Dと、該L E Dを素子基板への貼り付けた様子
を示す図。

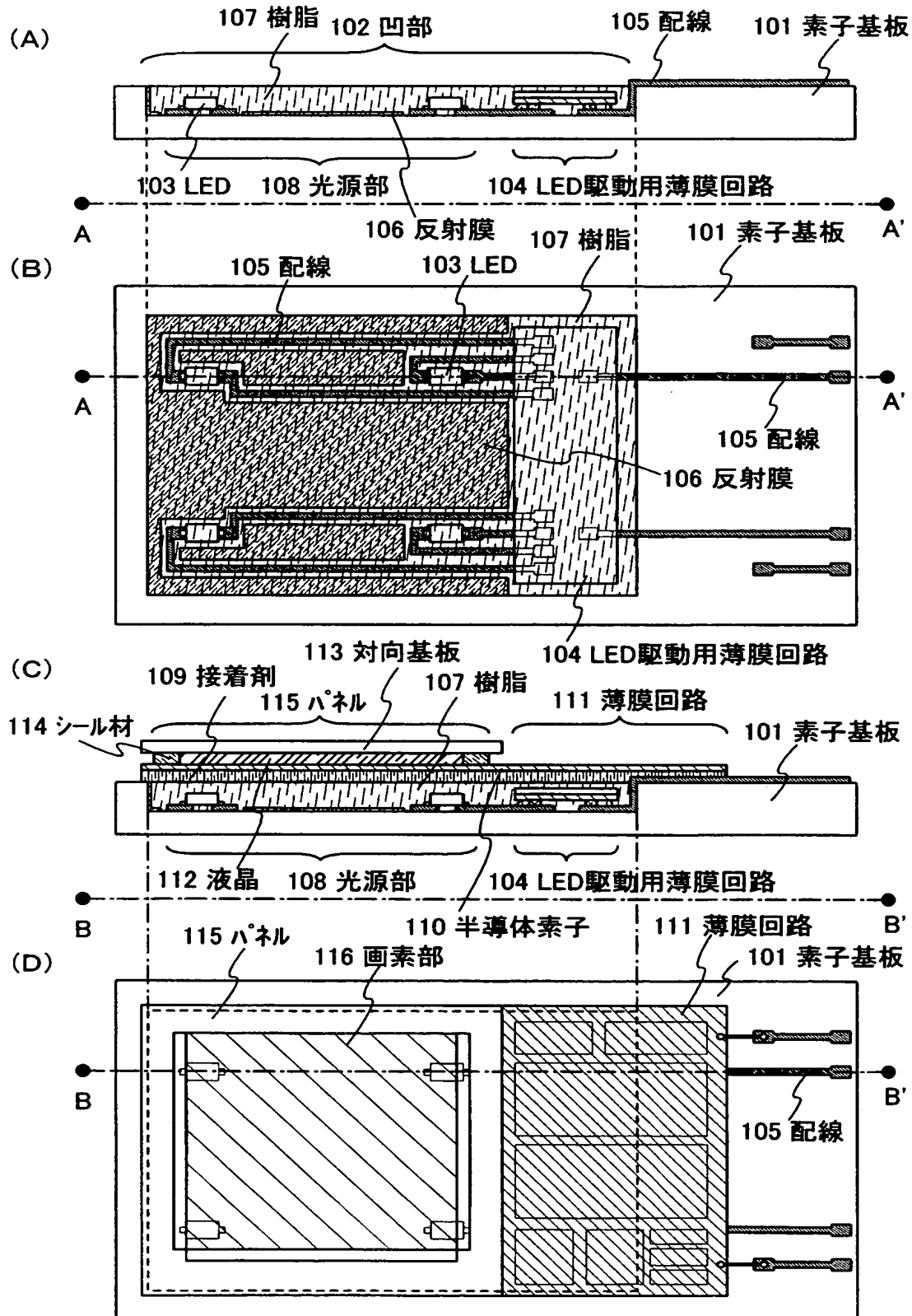
【図 1 1】 素子基板の構造を示す図。

- 【図 1 2】 センサ付き電子カードの斜視図及び断面図。
- 【図 1 3】 本発明の液晶表示装置を用いた電子機器の図。
- 【図 1 4】 剥離前の金属酸化膜の T E M 断面像。
- 【図 1 5】 剥離後の絶縁膜の T E M 断面像。

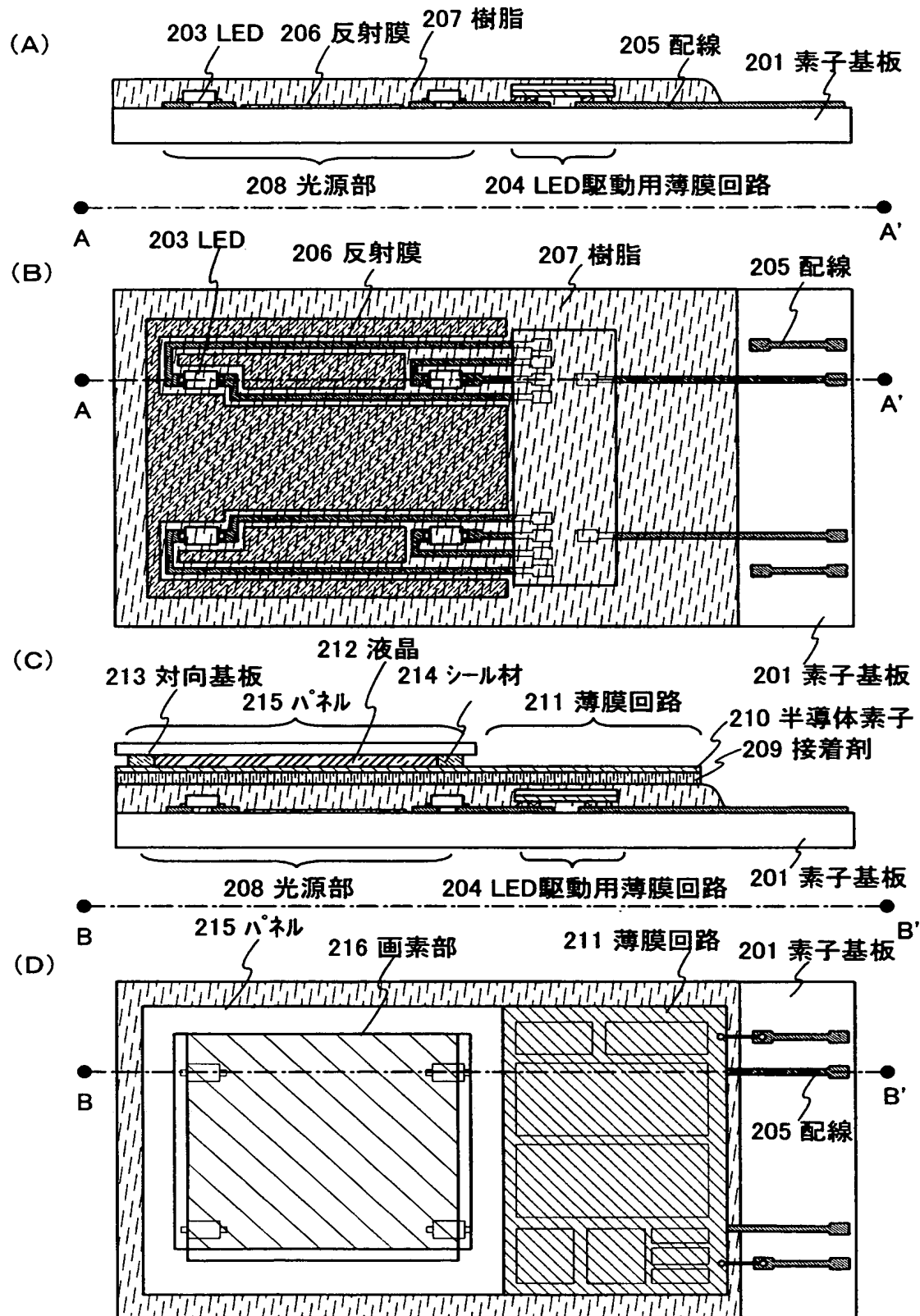
【書類名】

図面

【図 1】

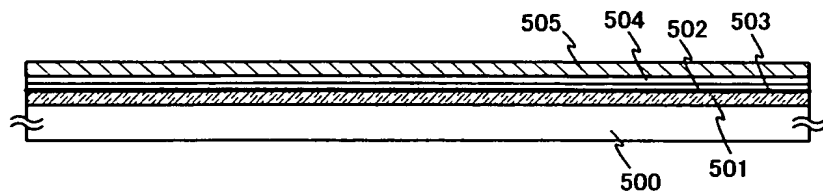


【図 2】

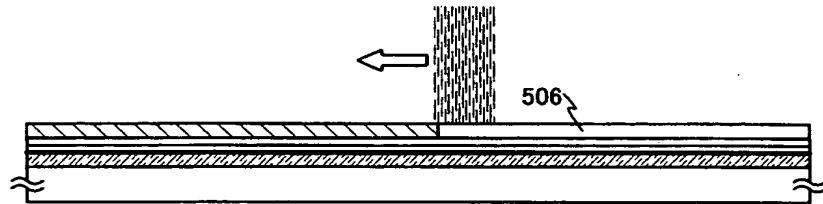


【図 3】

(A)



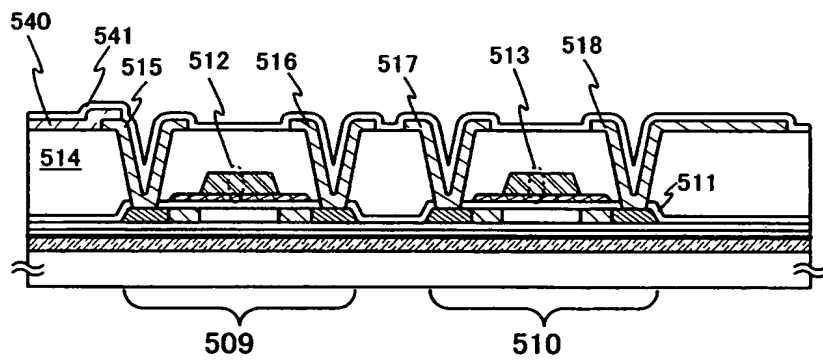
(B)



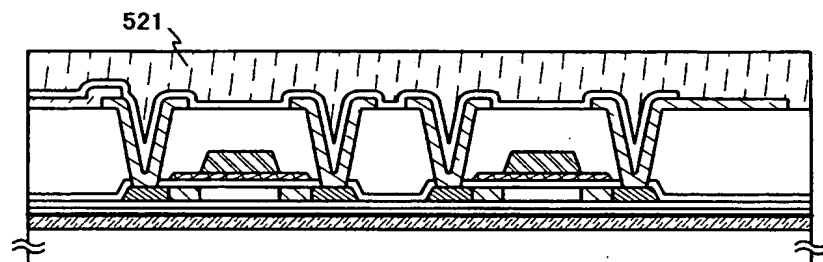
(C)



(D)

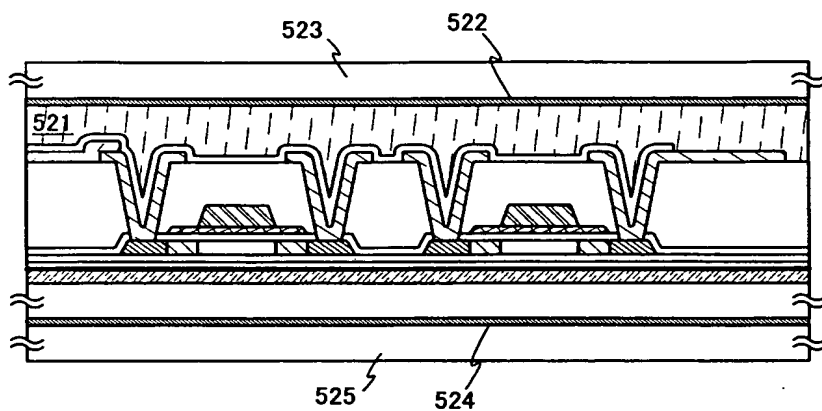


(E)

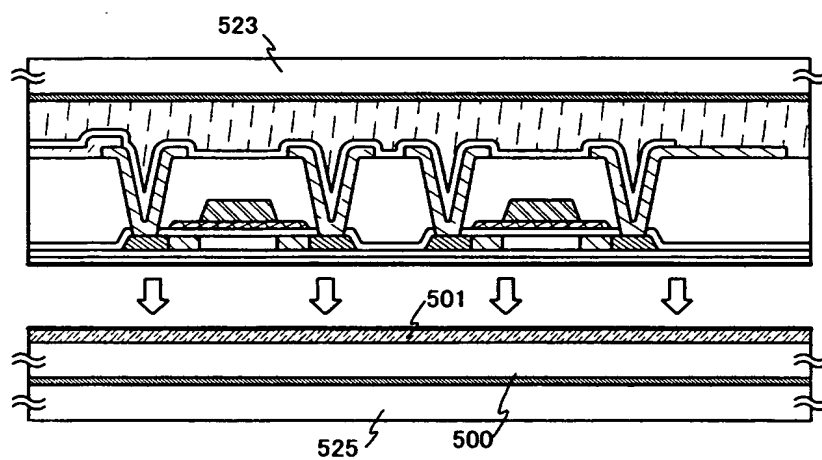


【図 4】

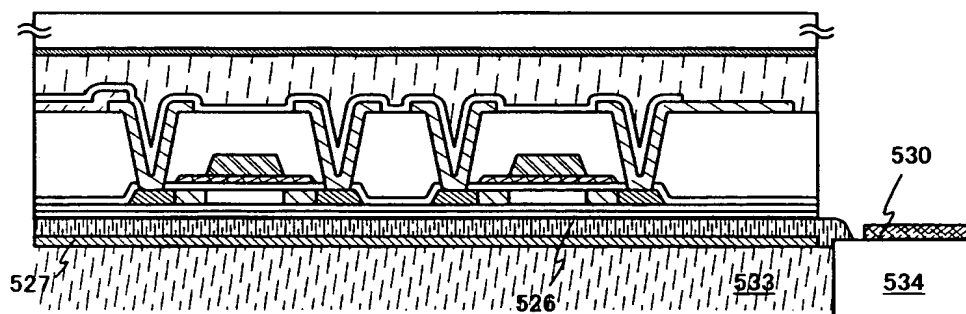
(A)



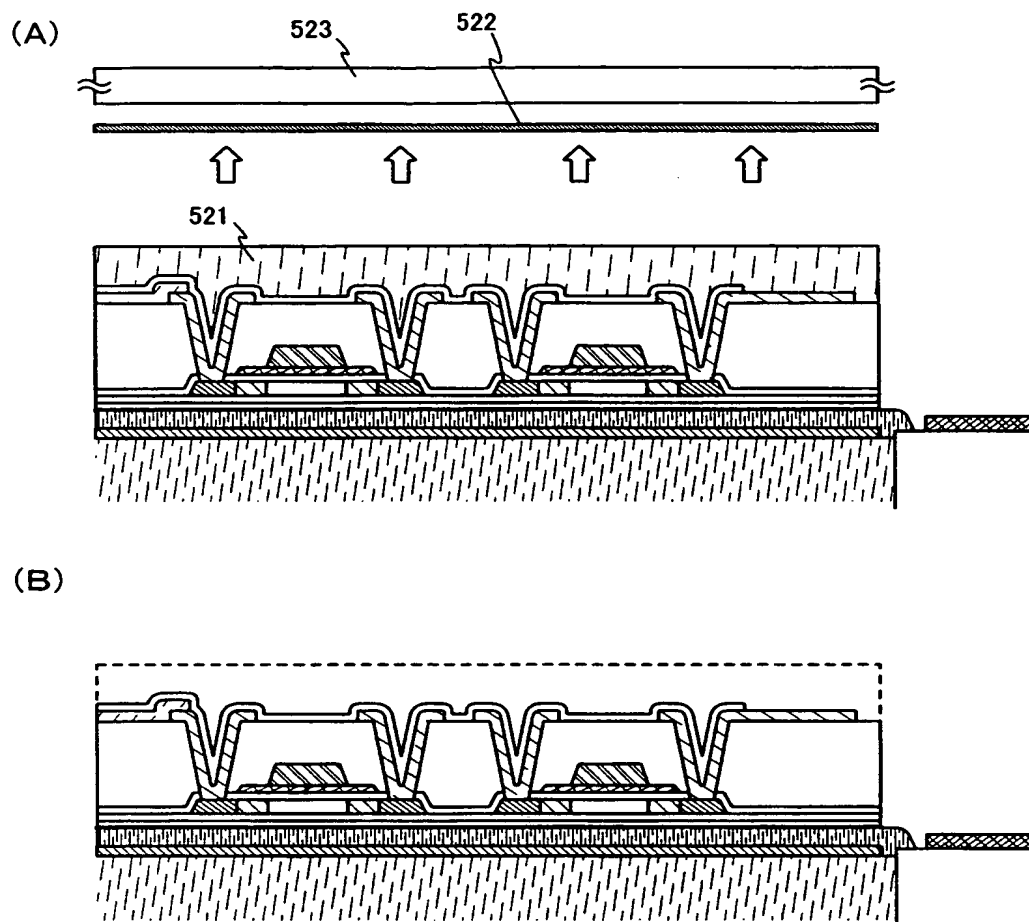
(B)



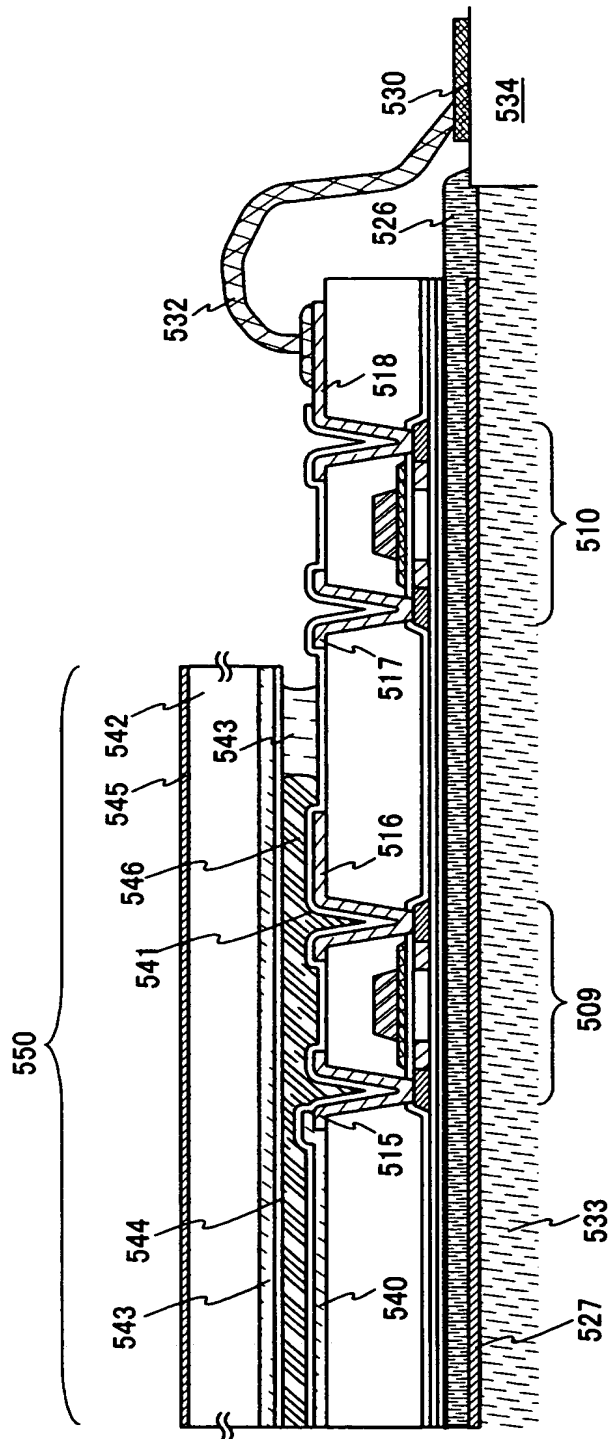
(C)



【図 5】

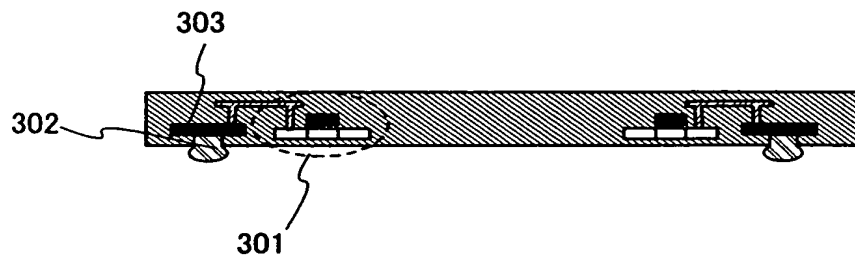


【図 6】

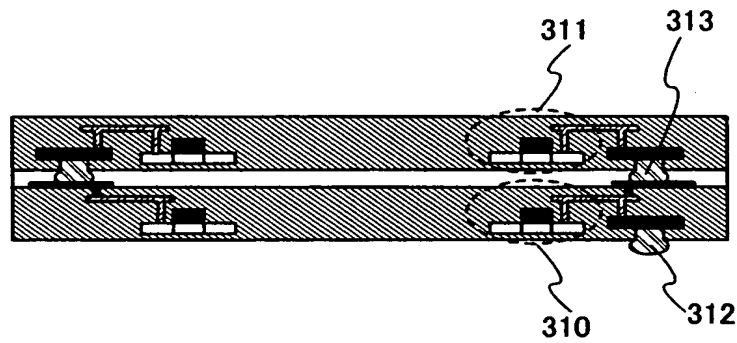


【図 7】

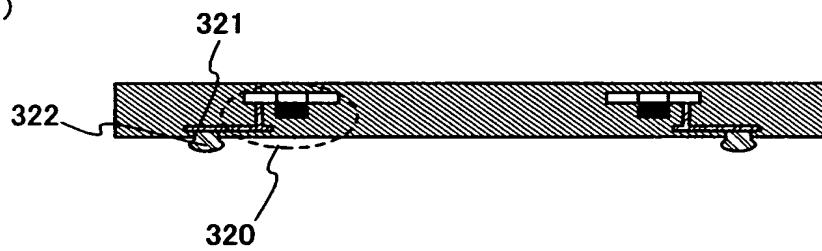
(A)



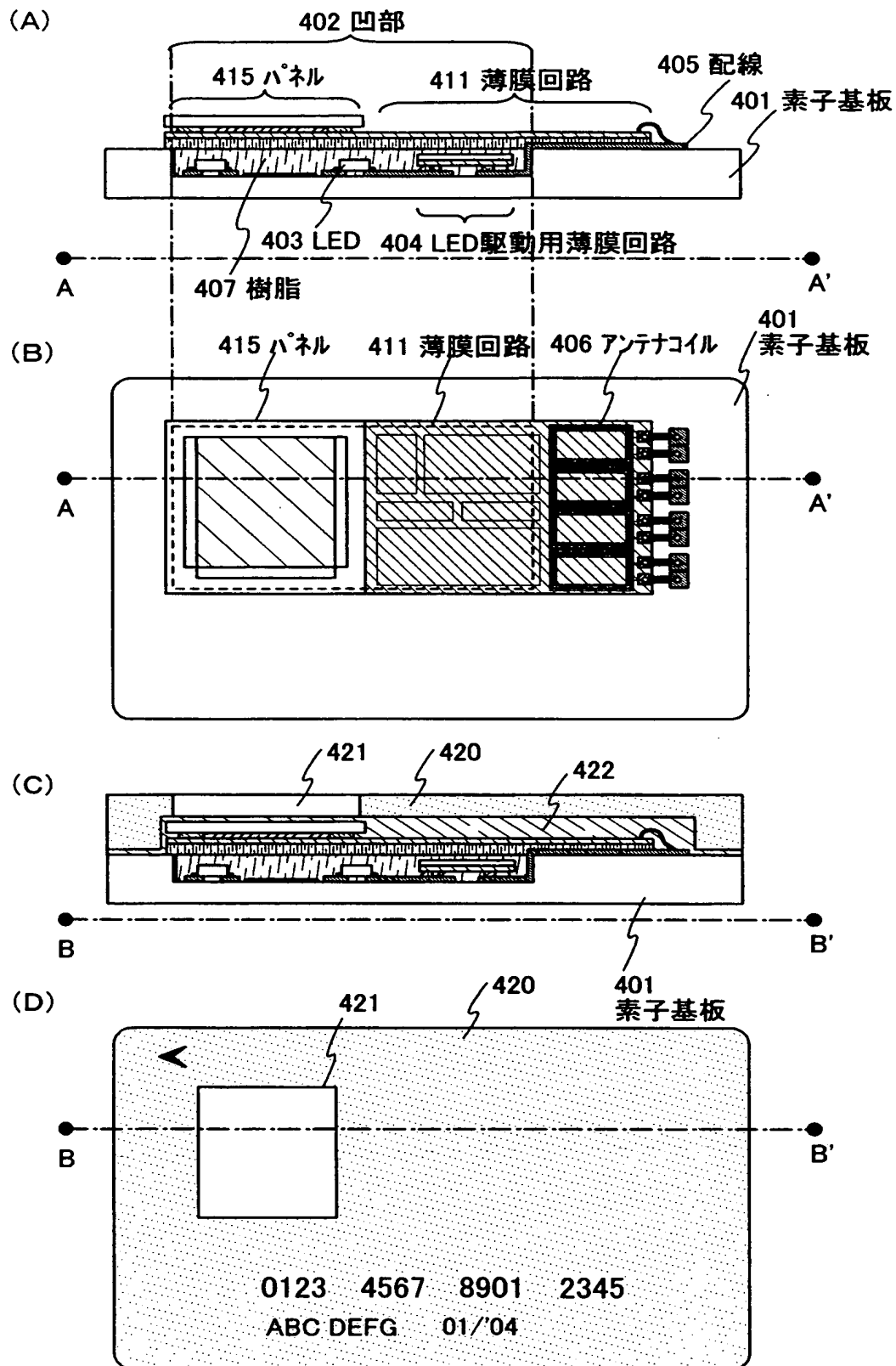
(B)



(C)

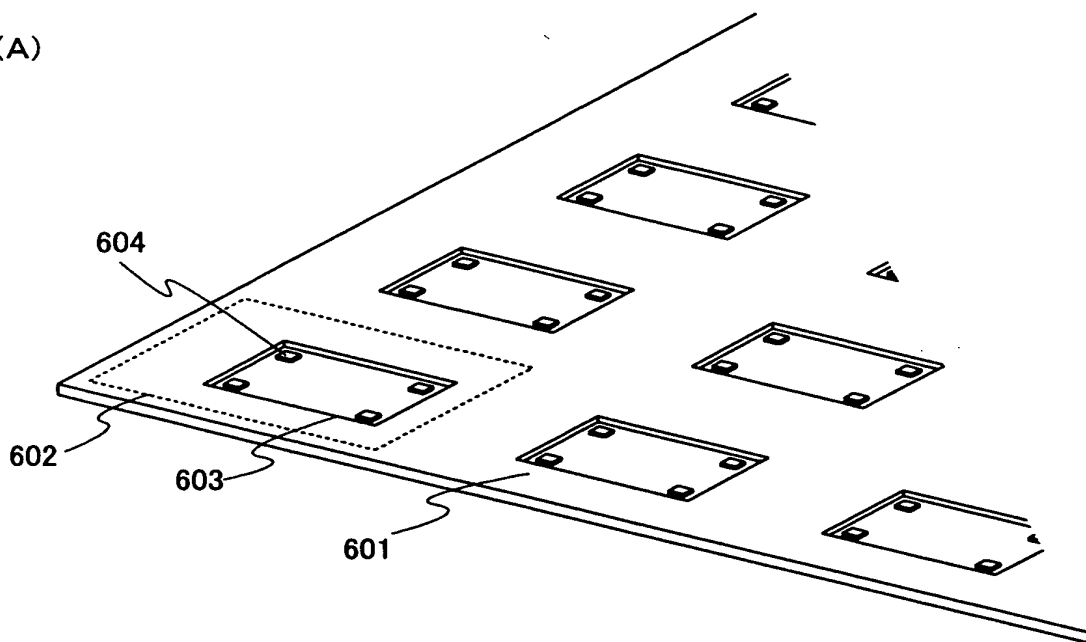


【図 8】

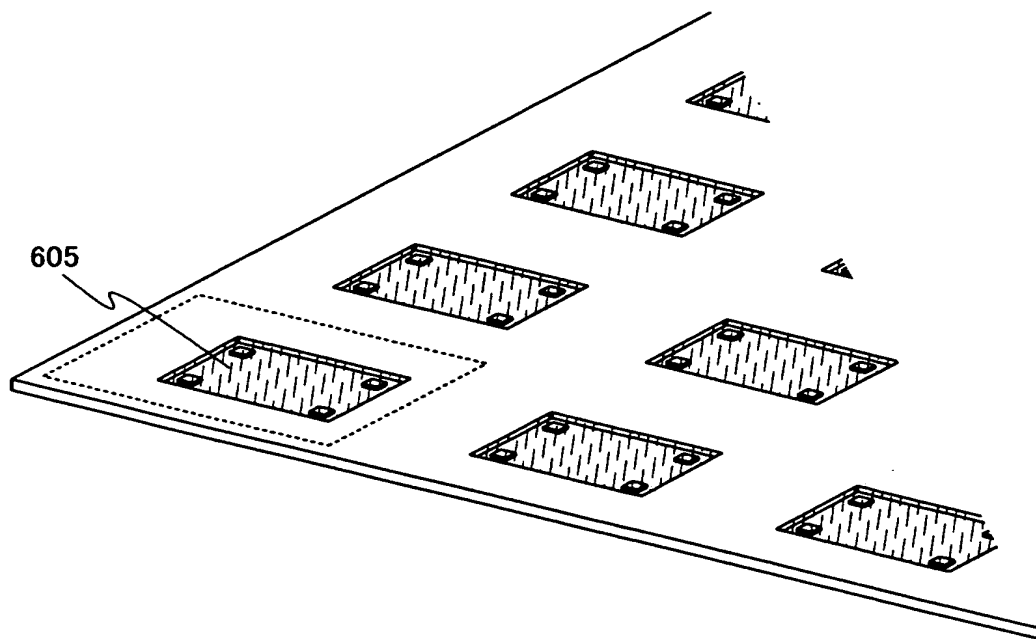


【図 9】

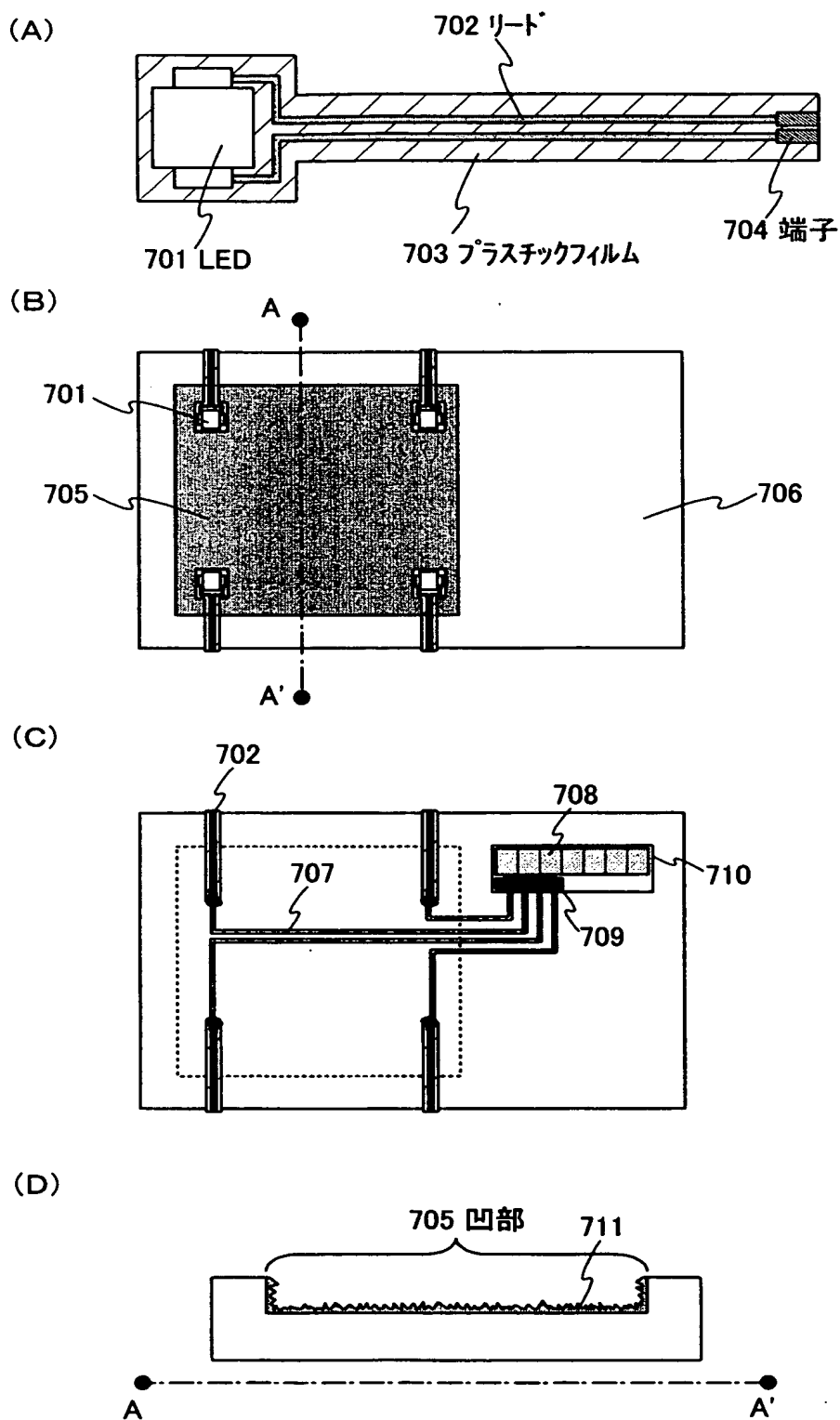
(A)



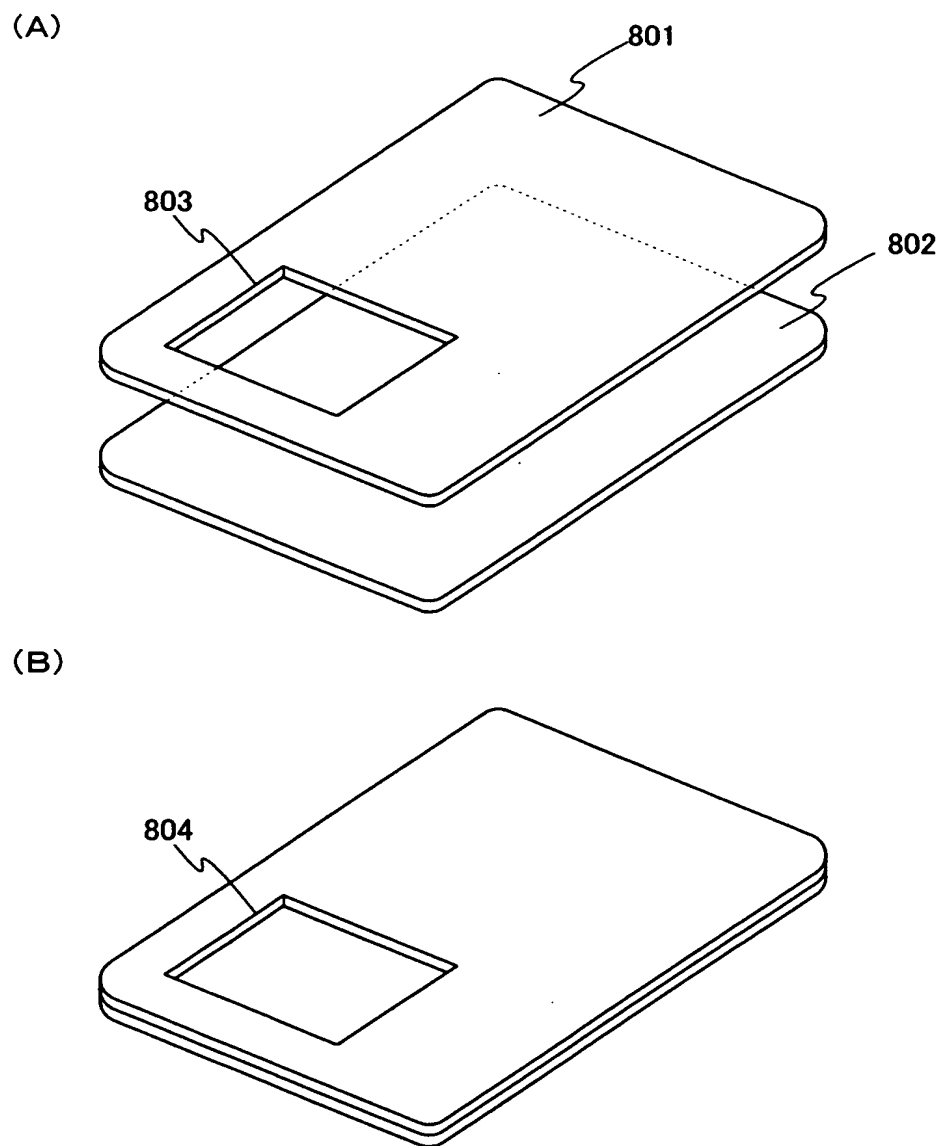
(B)



【図10】

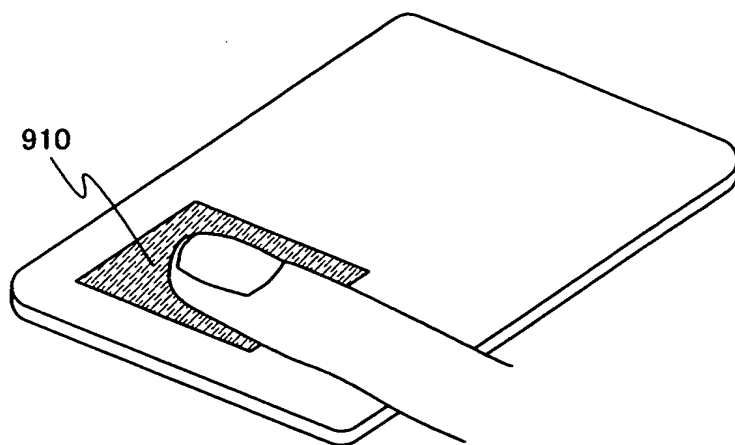


【図 11】

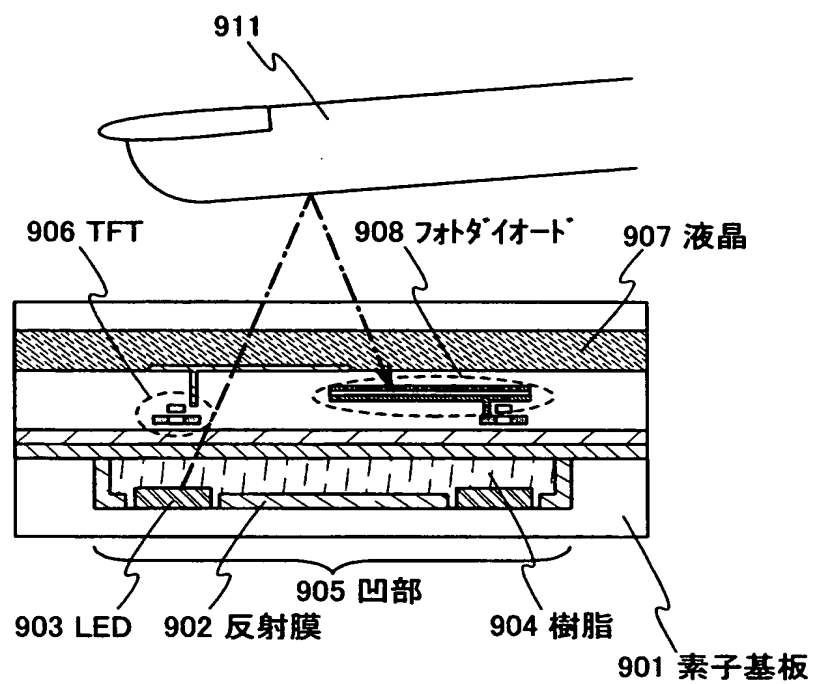


【図 12】

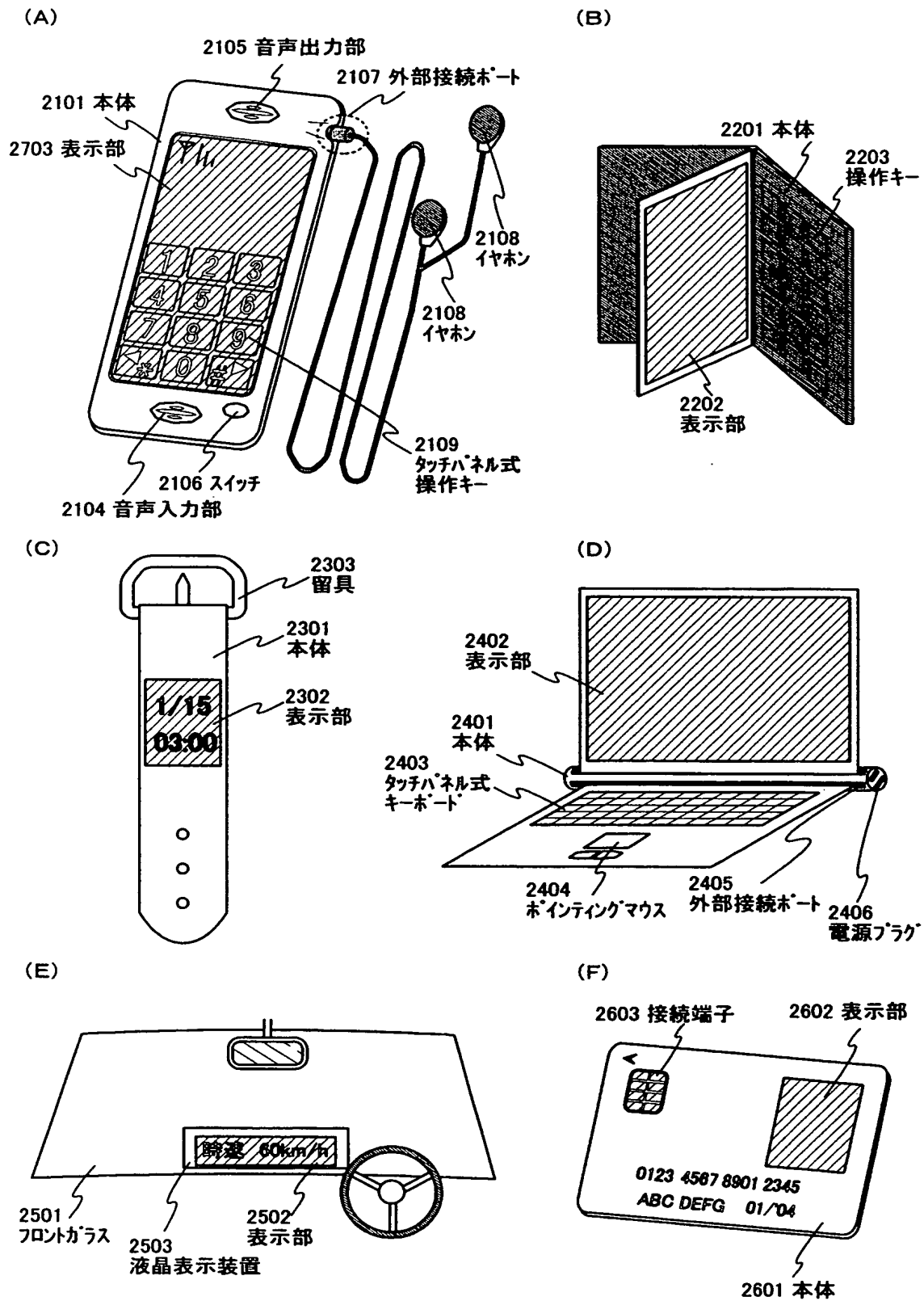
(A)



(B)

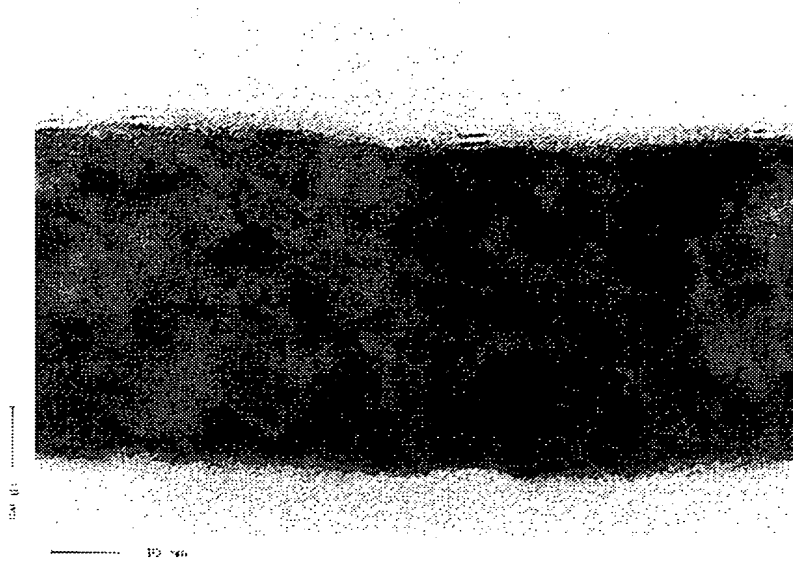


【図 13】

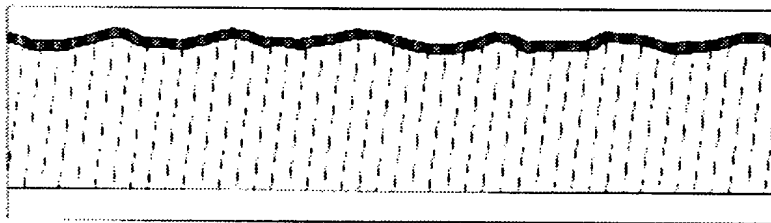


【図 14】

(A)



(B)



【図 15】

(A)



(B)



【書類名】 要約書

【要約】

【課題】 本発明は、軽量化または小型化を妨げることなく携帯用電子機器を高機能化することを課題とし、より具体的には該携帯用電子機器に搭載される液晶表示装置を、機械的強度が損なわれることなく、薄型化、軽量化することを課題とする。

【解決手段】 第 1 のプラスチック基板と、第 1 のプラスチック基板上に配置された発光素子と、発光素子を覆っている樹脂と、樹脂に接した絶縁膜と、絶縁膜に接した半導体素子と、半導体素子に電氣的に接続された液晶セルと、第 2 のプラスチック基板とを有し、半導体素子及び液晶セルは、第 1 のプラスチック基板と第 2 のプラスチック基板との間に設けられていることを特徴とする液晶表示装置。

【選択図】 図 1

特願 2 0 0 3 - 0 0 7 5 6 8

出 願 人 履 歴 情 報

識別番号

[0 0 0 1 5 3 8 7 8]

1 . 変更年月日

1 9 9 0 年 8 月 1 7 日

[変更理由]

新規登録

住 所

神奈川県厚木市長谷 3 9 8 番地

氏 名

株式会社半導体エネルギー研究所